

# AGNOSYS

## *TYPENBLATT* **AGNOSYS Serie F BR V1.0** **BRT-10-S**

Text, Abbildungen und Programme wurden mit größter Sorgfalt erarbeitet. Die Firma Agnosys GmbH, Übersetzer und Autoren können jedoch für eventuell verbliebene fehlerhafte Angaben und deren Folgen weder eine juristische Verantwortung noch irgendeine Haftung übernehmen.

Die vorliegende Publikation ist urheberrechtlich geschützt. Alle Rechte vorbehalten. Kein Teil dieses Buches darf ohne vorherige schriftliche Genehmigung der Firma Agnosys GmbH in irgendeiner Form durch Fotokopie, Mikrofilm oder andere Verfahren reproduziert oder in eine für Maschinen, insbesondere Datenverarbeitungsanlagen, verwendbare Sprache übertragen werden. Auch die Rechte der Wiedergabe durch Vortrag, Funk und Fernsehen sind vorbehalten.

Diese Dokumentation und die dazugehörige Software sind urheberrechtlich von der Firma Agnosys GmbH geschützt.

© Copyright 2020 Agnosys GmbH

Agnosys GmbH	Datum:	<b>17.05.2022</b>		Seiten
	Version:	<b>01.14</b>		
	Bearbeitet von:	<b>FL</b>	Titel:	<b>BRT-10-S</b>
	Geprüft von:	-		
	Geprüft von:	-	Projekt:	<b>A9888-A007 AGF BR V1.0</b>

## 1 Historie

Datum	Bearbeiter	Beschreibung
01.09.2012	MAR	Erstversion.
18.07.2013	MAR	Diverse Änderungen.
22.08.2013	HAM	BKT-> BRT, Fotos entfernen, Projektänderung-Fußzeile
19.12.2013	MAR	Fotos eingefügt, div. Daten angepasst
10.06.2014	MAR	Technische Änderungen, neues CD.
27.10.2014	LG	Tippfehler, Einheitlichkeit
07.07.2015	LG	Anzahl DI und DO
08.07.2015	RO	Anschlussschema hinzugefügt
11.05.2016	MAR	Div. Techn. Änderungen
11.11.2016	LG	Aktualisierung Abbildungen; Releasestand
04.04.2019	DAA	Aktualisierung Abbildung BRT
13.05.2019	DAA	Update Anschlussplan
22.04.2020	MAR	Ergänzung Ausgangsbelastung
17.05.2022	FL	Minimale Detektionsspannung

## 2 Inhalt

<b>1 HISTORIE</b> .....	<b>2</b>
<b>2 INHALT</b> .....	<b>2</b>
<b>3 ALLGEMEINE INFORMATIONEN</b> .....	<b>3</b>
<b>4 SICHERHEITSBESTIMMUNGEN</b> .....	<b>3</b>
<b>5 MONTAGE</b> .....	<b>4</b>
<b>6 ANSCHLUßPLAN</b> .....	<b>5</b>
<b>7 ANSCHLUSSSCHEMA</b> .....	<b>7</b>
<b>8 TECHNISCHE DATEN</b> .....	<b>8</b>
<b>9 VERSORGUNG VON CONTROLLER UND BUSRING</b> .....	<b>8</b>

## 3 Allgemeine Informationen



BRT-10-S

Das Kommunikationsinterface BRT-10-S ist die zentrale Schnittstelle zwischen Busing und Controller. Es hat die Möglichkeit 17 Digitale Inputs anzubinden und 13 Digitale Outputs abzusetzen und arbeitet immer mit einem Controller (BRC-10-x) zusammen.

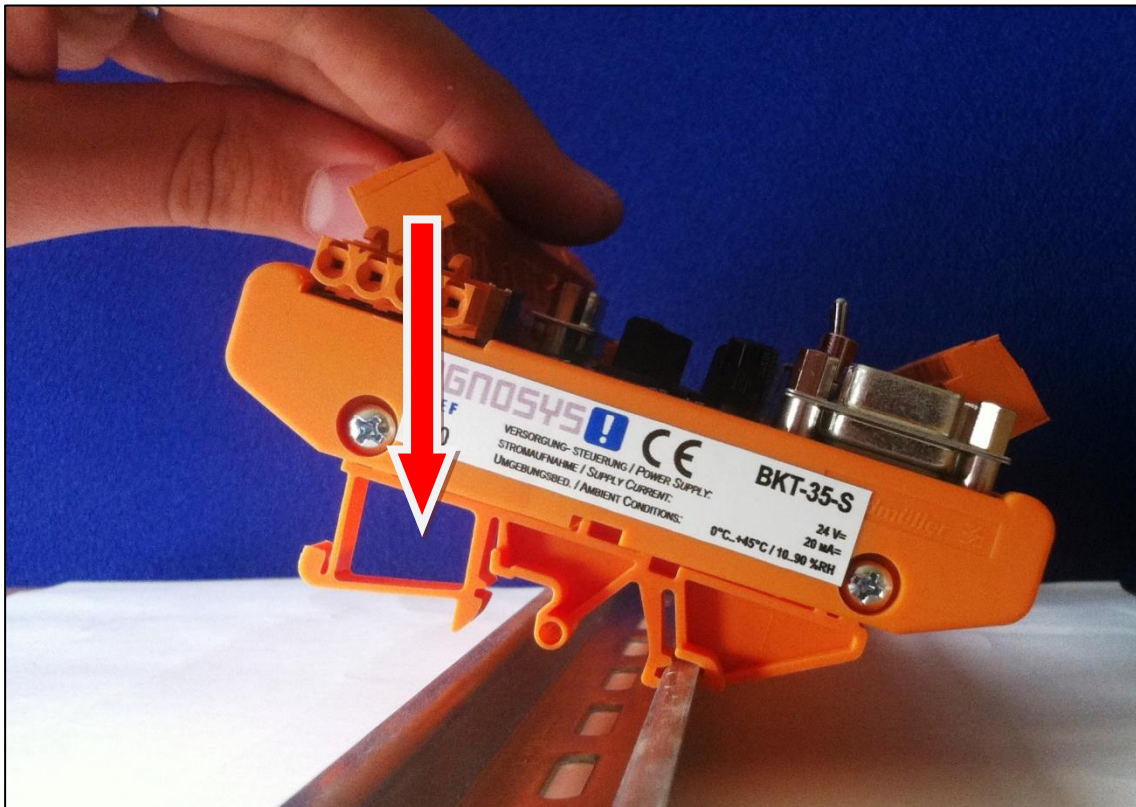
### Funktionsüberblick:

- Galvanische Trennung Busing – Controller
- Umwandlung von RS232 auf RS485
- Sicherung der Schaltschrankkomponenten über Glasrohrsicherungen
- Ab- und Anschaltung der Terminierungswiderstände
- 14 auf Kabelbruch überwachte und 3 normale digitale Eingänge
- 12 digitale Ausgänge, GND- schaltend
- 1 potentialfreier Ausgang, Relaiskontakt; in Verbindung mit BRC Master als SSM ausgeführt
- Manuelle Abschaltung der Busspannung

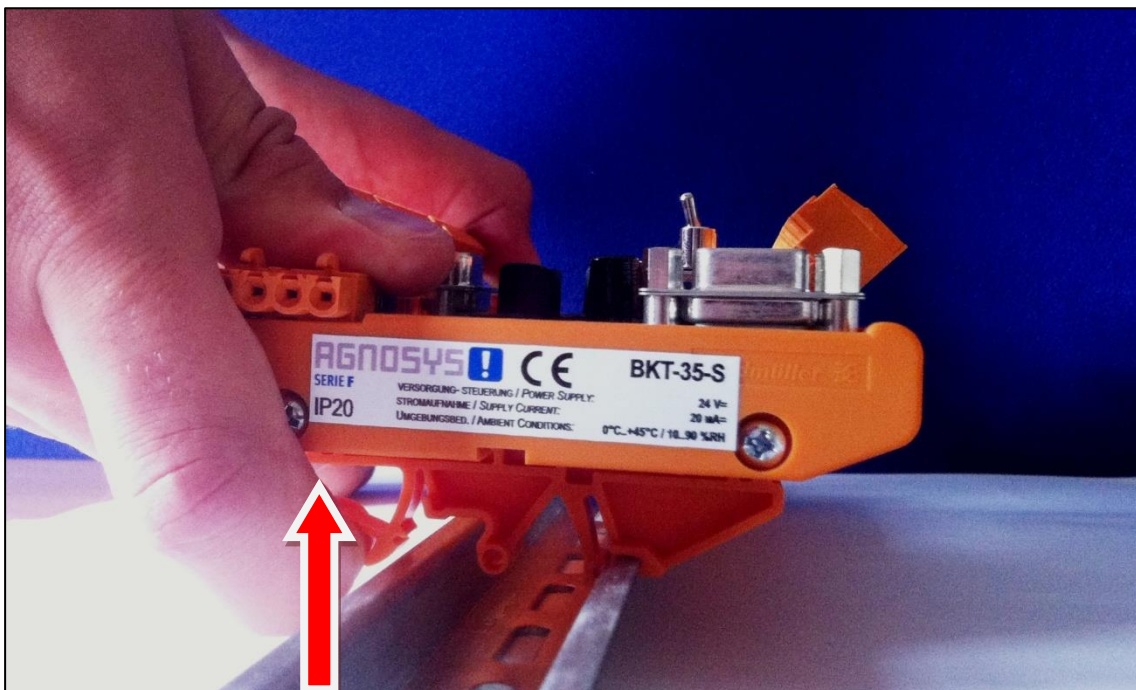
## 4 Sicherheitsbestimmungen

- Das Gerät darf nur für den bestimmten Zweck verwendet werden.
- Achtung! Gerät steht unter Spannung!
- Das Gerät darf nur von geschultem Fachpersonal montiert und in Betrieb genommen werden.
- Das Gerät enthält elektronische Komponenten und darf nicht im Haushaltsmüll entsorgt werden.

## 5 Montage



Montage auf Hutschiene

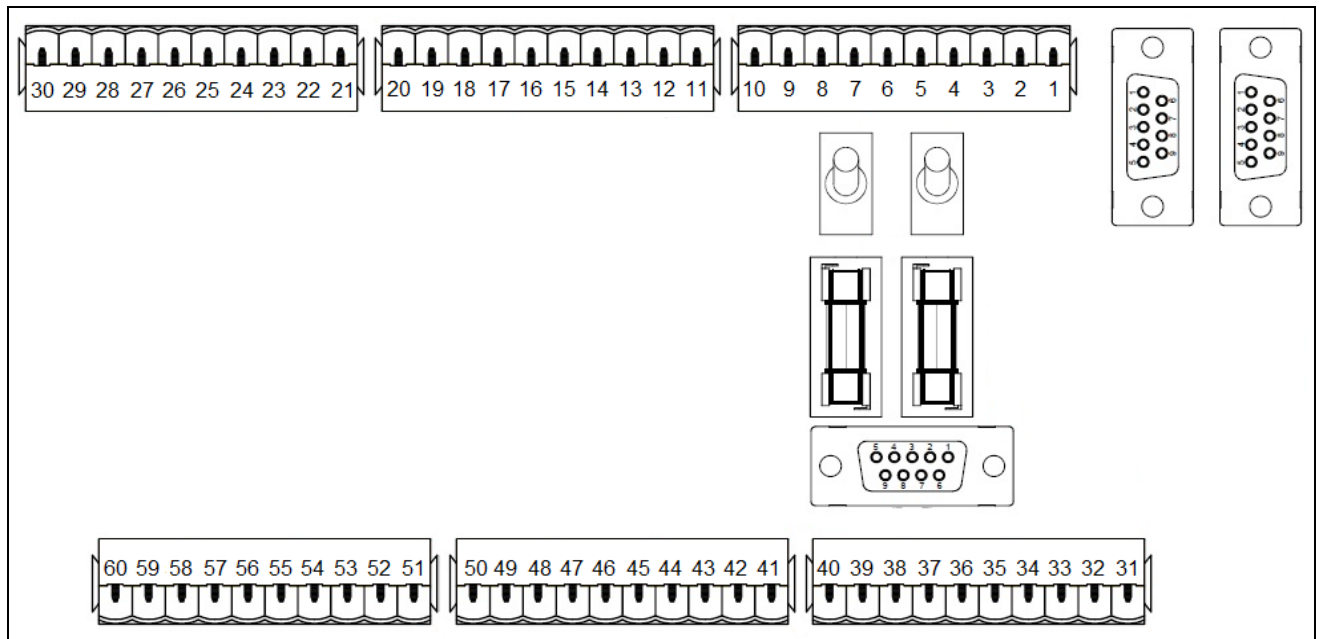


Demontage von Hutschiene

Proprietary data, company confidential. All rights reserved.  
Confiance à titre de secret d'entreprise. Tous droits réservés.  
Comunicado como secreto empresarial. Reservados todos los derechos.  
Confidado como secreto industrial. Nos reservamos todos los derechos.

Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts nicht gestattet, soweit nicht ausdrücklich zugestanden. Jede Weiterverbreitung ist ohne schriftliche Genehmigung der AGNOSYS AG.  
Sonderdruck für den Fall der Patenterteilung oder GEM-Eintragung.

## 6 Anschlußplan



Pinnummer	Funktion
1	24VDC + Eingang (Versorgung BUS)
2	L 24VDC + Ausgang (Versorgung BUS)
3	24VDC – Eingang (Versorgung BUS)
4	24VDC – Ausgang (Versorgung BUS)
5	PE Eingang
6	PE Ausgang
7	24VDC USV + Eingang (Versorgung Chip)
8	24VDC USV – Eingang (Versorgung Chip)
9	24VDC USV + Ausgang (Versorgung Chip)
10	24VDC USV – Ausgang (Versorgung Chip)
11	Wurzel DO 8-11
12	DO11
13	DO10
14	DO9
15	DO8
16	Wurzel DO 4-7
17	DO7
18	DO6
19	DO5
20	DO4
21	DO3
22	DO2
23	DO1
24	DO0
25	Wurzel DO 0-3
26	Nicht belegt.
27	Wurzel DO12 (potentialfrei) (Wurzel SSM bei BRC-M)
28	Wurzel DO12 (potentialfrei) (Wurzel SSM bei BRC-M)
29	DO12 (potentialfrei) (SSM bei BRC-M)

Proprietary data, company confidential. All rights reserved.  
 Confia à titre de secret d'entreprise. Tous droits réservés.  
 Comunicado como secreto empresarial. Reservados todos os direitos.  
 Confiado como secreto industrial. Nos reservamos todos los derechos.

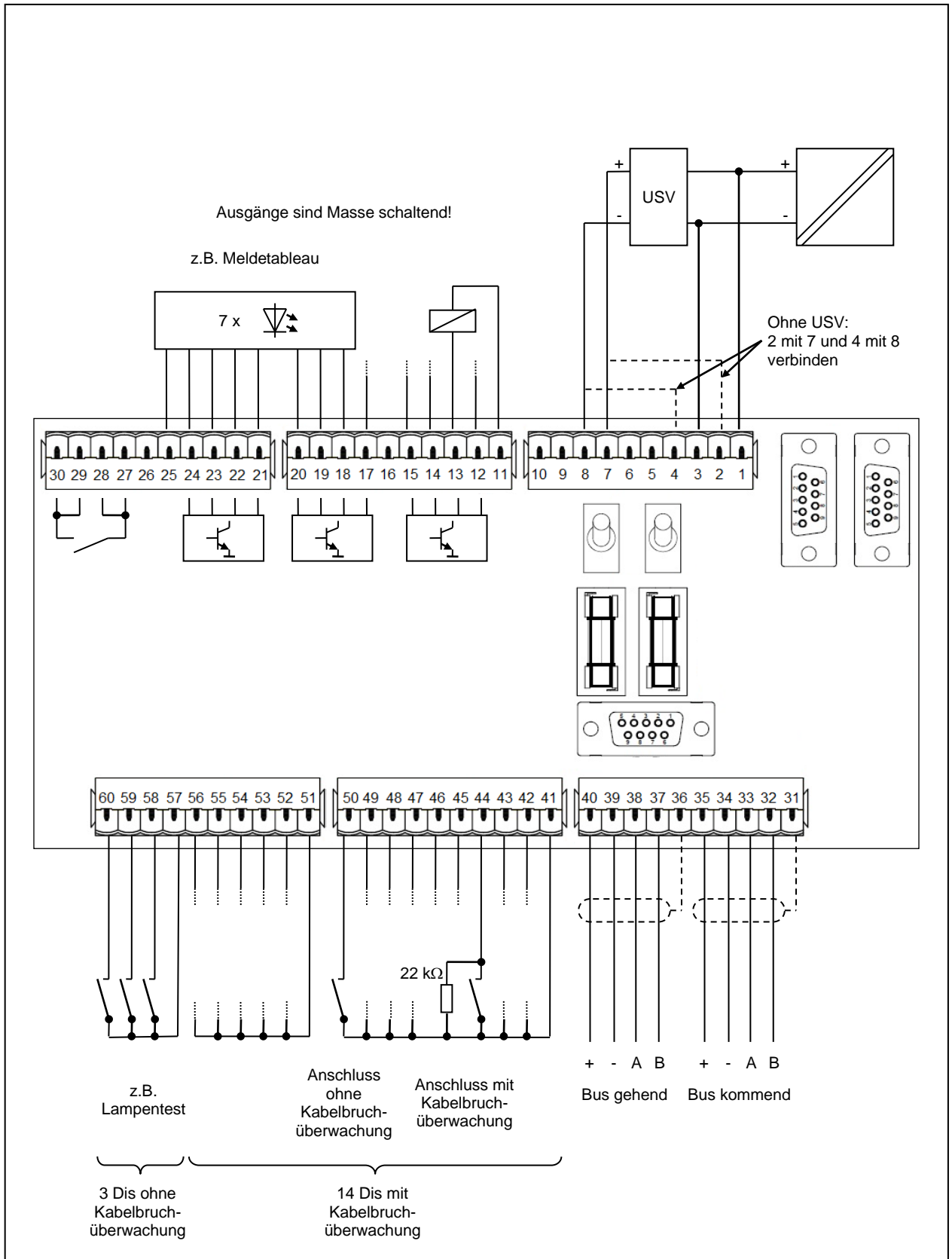
Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts ist nicht gestattet, soweit nicht ausdrücklich zugestanden. Jede Weiterverbreitung ist ohne schriftliche Genehmigung der AGNOSYS. Sonstige Rechte vorbehalten. Insbesondere für den Fall der Patenterteilung oder GEM-Eintragung.

30	DO12 (potentialfrei) (SSM bei BRC-M)
31	Bus kommend Shield
32	Bus kommend B
33	Bus kommend A
34	Bus kommend GND
35	Bus kommend 24VDC+
36	Bus gehend Shield
37	Bus gehend B
38	Bus gehend A
39	Bus gehend GND
40	Bus gehend 24VDC+
41	Wurzel DI8-16
42	DI16
43	DI15
44	DI14
45	DI13
46	DI12
47	DI11
48	DI10
49	DI9
50	DI8
51	Wurzel DI3-7
52	DI7
53	DI6
54	DI5
55	DI4
56	DI3
57	Wurzel DI0-3
58	DI2 (ohne Kabelbruchüberwachung)
59	DI1 (ohne Kabelbruchüberwachung)
60	DI0 (ohne Kabelbruchüberwachung)

**Achtung! Um ordnungsgemäß zu funktionieren, muss der Chip am BRT-10-S versorgt werden. Siehe 7 Anschlussschema**

**Pins 1 bis 4 dienen lediglich der BUS Versorgung.  
Der Chip wird von Pins 7 bis 8 versorgt!**

## 7 Anschlussschema



Proprietary data company confidential. All rights reserved.  
 Confia à titre de secret d'entreprise. Tous droits réservés.  
 Comunicado como secreto empresarial. Reservados todos los derechos.  
 Confiado como secreto industrial. Nos reservamos todos los derechos.

Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts nicht gestattet, soweit nicht ausdrücklich zugestanden. Gleiche Bestimmungen sind insbesondere für den Fall der Patenterteilung oder GM-Eintragung.

## 8 Technische Daten

Elektrische Daten	
Versorgungsspannung	24VDC
Stromaufnahme	<= 100 mA
Schutzgrad	IP20 ( EN 60529)
Schutzklasse	II
Anschlüsse	
Überwachte DI	3 x ohne Kabelbruchüberwachung 14 x mit Kabelbruchüberwachung
DO	12 x Halbleiter Masseschaltend Max. 85mA Dauerstrom / Ausgang 1 x Potentialfrei (fix als Summenstörung am BRC-M)
Buskommunikation	2 x Serielle Schnittstelle für Controller, 2 x 5 Klemmen für Buskommunikation
Spannungsversorgung	1 x (24VDC +/-, PE) 1 x (24VDC USV +/-)
Summenstörung	2 x 2 Klemmen
Eingänge	
Minimale Detektionsspannung	14 V <sub>DC</sub>
Umgebungsvariablen	
Zulässige Umgebungstemperatur	-10 – 65°C
Zulässige Umgebungfeuchtigkeit	10 – 90 % RH nicht betauend
Maße (B x H x T) [mm]	
	213 x 113 x 63
Gewicht	
	390 g

## 9 Versorgung von Controller und BusRing

Die AGNOSYS Interfaces (BRT-10-S und BRT-10-S-light) sind derart ausgeführt, dass sie über getrennte Spannungsversorgungen für den BusRing Abgang (Modulversorgung) und der internen Logikversorgung für Interface und Controller (BRC-10-M-xx und BRC-10-SL-xx) verfügen.

Für Hochverfügbarkeitssysteme oder in Abhängigkeit von nationalen Normen ist es daher möglich Controller, Interface und Module getrennt zu versorgen.